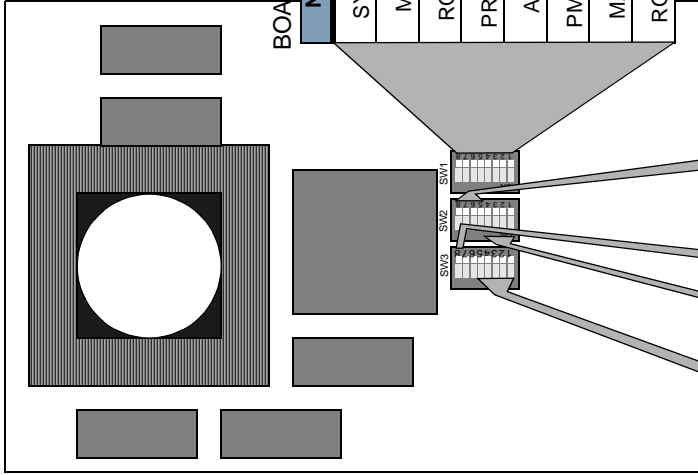


Valis X3 (MPMC745x) Configuration Guide



NOTE: Don't play with these switches!
MPC745X VCORE

4	3	2	1	0	VCORE
→=1	→=1	→=1	→=1	↔=0	0.925 V
→=1	→=1	→=1	→=0	→=1	0.950 V
→=1	→=1	→=1	→=0	↔=0	0.925 V
→=1	→=1	→=0	→=1	→=1	1.000 V
→=1	→=1	→=0	→=0	→=1	1.025 V
→=1	→=1	→=0	→=0	↔=0	1.050 V
→=1	→=1	→=0	→=0	→=0	1.075 V
→=1	↔=0	→=1	→=1	→=1	1.100 V
→=1	↔=0	→=1	→=1	↔=0	1.125 V
→=1	↔=0	→=1	→=0	→=1	1.150 V
→=1	↔=0	→=1	→=0	↔=0	1.175 V
→=1	↔=0	↔=0	→=1	→=1	1.200 V
→=1	↔=0	↔=0	→=1	↔=0	1.225 V
→=1	↔=0	↔=0	→=0	→=1	1.250 V
→=1	↔=0	↔=0	→=0	↔=0	1.275 V
↔=0	→=1	→=1	→=1	→=1	-
↔=0	→=1	→=1	→=0	→=0	1.300 V
↔=0	→=1	→=1	→=0	→=1	1.350 V
↔=0	→=1	→=1	→=0	↔=0	1.400 V

BOARD OPTIONS

NAME	SET	PCI
SYSRST	↔=0 →=1	COP resets entire system COP resets MPMC only
M66EN	↔=0 →=1	33 MHz PCI only 66 MHz PCI allowed
ROMSEL	→=1	Alternate Flash selected
PROGSEL	↔=0 →=1	Standard Flash selected Swap local flash to program
AGENT	↔=0	Standard PCI target
PMCTYPE	↔=0 →=1	Host or Free agent Not MPMC (MPMC PCI arb)
MAPSEL	→=1	VTA PPMC (SP PCI arb) Map "A" / PRP
ROMLOC	↔=0 →=1	Map "B" / CHR Boot from Sanpoint PCI flash Boot from MPMC Local flash

MPC745X PLL

0	1	2	3	4	X	66	83	100	133
→=1	↔=0	→=1	↔=0	↔=0	4	266	333	400	533
→=1	↔=0	→=1	→=1	↔=0	5	333	415	500	666
→=1	↔=0	↔=0	→=1	↔=0	5.5	366	456	550	731
→=1	→=1	↔=0	→=1	↔=0	6	400	500	600	800
↔=0	→=1	↔=0	→=1	↔=0	6.5	430	540	650	866
↔=0	↔=0	→=1	↔=0	↔=0	7	462	581	700	931
→=1	↔=0	↔=0	→=1	↔=0	7.5	495	622	750	1000
→=1	→=1	↔=0	↔=0	↔=0	8	528	664	800	1064
↔=0	→=1	→=1	↔=0	↔=0	8.5	561	705	850	1130
↔=0	→=1	→=1	→=1	→=1	9	594	747	900	1197
↔=0	→=1	→=1	→=1	↔=0	9.5	627	788	950	1263
→=1	↔=0	→=1	↔=0	→=1	10	660	830	1000	1333
→=1	↔=0	↔=0	↔=0	→=1	10.5	693	871	1050	1396
→=1	↔=0	↔=0	→=1	→=1	11	726	913	1100	1463
↔=0	↔=0	↔=0	↔=0	↔=0	11.5	760	954	1150	1529
→=1	↔=0	→=1	→=1	→=1	12	792	996	1200	1596
→=1	→=1	→=1	→=1	→=1	12.5	825	1037	1250	1662
↔=0	→=1	↔=0	→=1	→=1	13	858	1079	1300	1729
→=1	→=1	→=1	↔=0	↔=0	13.5	891	1120	1350	1795
→=1	→=1	↔=0	↔=0	→=1	14	924	1162	1400	1862
↔=0	↔=0	↔=0	→=1	→=1	15	990	1245	1500	1995
→=1	→=1	↔=0	→=1	→=1	16	1056	1328	1600	2128
↔=0	↔=0	↔=0	↔=0	→=1	17	1122	1411	1700	2261
↔=0	↔=0	→=1	↔=0	→=1	18	1188	1494	1800	2394
↔=0	↔=0	→=1	→=1	→=1	20	1320	1660	2000	2660
↔=0	→=1	↔=0	→=1	→=1	21	1386	1743	2100	2793
↔=0	→=1	↔=0	→=1	↔=0	24	1584	1992	2400	3192
→=1	→=1	→=1	↔=0	→=1	28	1848	2324	2800	3724

MPC107 PLL

0	1	2	3	PCI	BUS
↔=0	↔=0	↔=0	→=1	33	33
→=1	↔=0	↔=0	→=1	33	50
→=1	→=1	↔=0	→=1	33	66
→=1	→=1	→=1	↔=0	33	83
→=1	↔=0	↔=0	↔=0	33	100
→=1	↔=0	→=1	↔=0	33	133

Although the PLL is split across two switches, it is entered left-to-right. Just jump up to SW3 for the last bit (4).