



QorIQ® P5020和P5010 64位单核和双核通信处理器

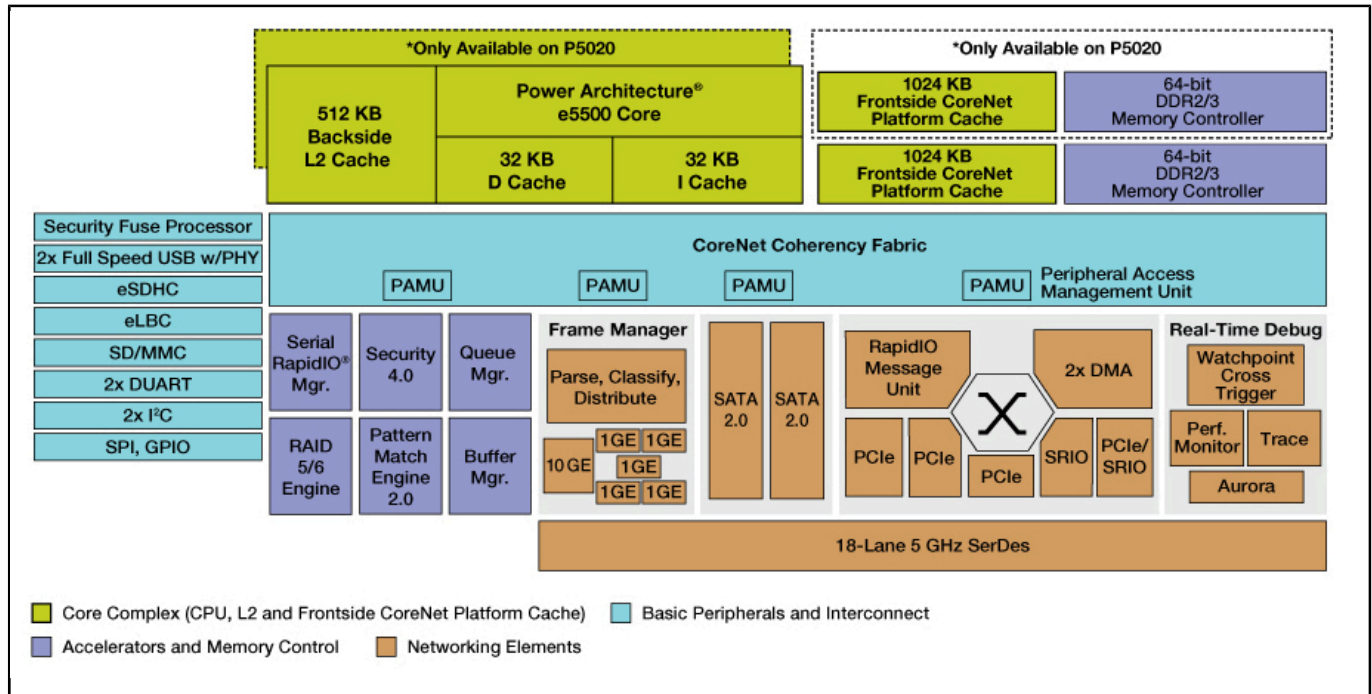
P5020

Last Updated: Apr 9, 2022

双核P5020和单核P5010处理器是基于Power Architecture®技术，采用e5500内核的64位处理器。频率范围可扩展到2.0GHz，具有缓存容量大、单周期效率高等特点，适用于控制平台和需要较高单线程性能的计算应用。

P5平台沿袭了P4平台先进的架构特性，包括可降低延迟的三级缓存，提供可靠的虚拟化支持的硬件管理程序，减轻内核数据包处理负担的数据通路加速架构 (DPAA)，以及消除内部瓶颈的CoreNet®交换结构。P5平台与P4平台以及P3平台架构兼容。

P5020 BD Block Diagram



View additional information for [QorIQ® P5020](#)和[P5010](#) 64位单核和双核通信处理器.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.